

FIG.1

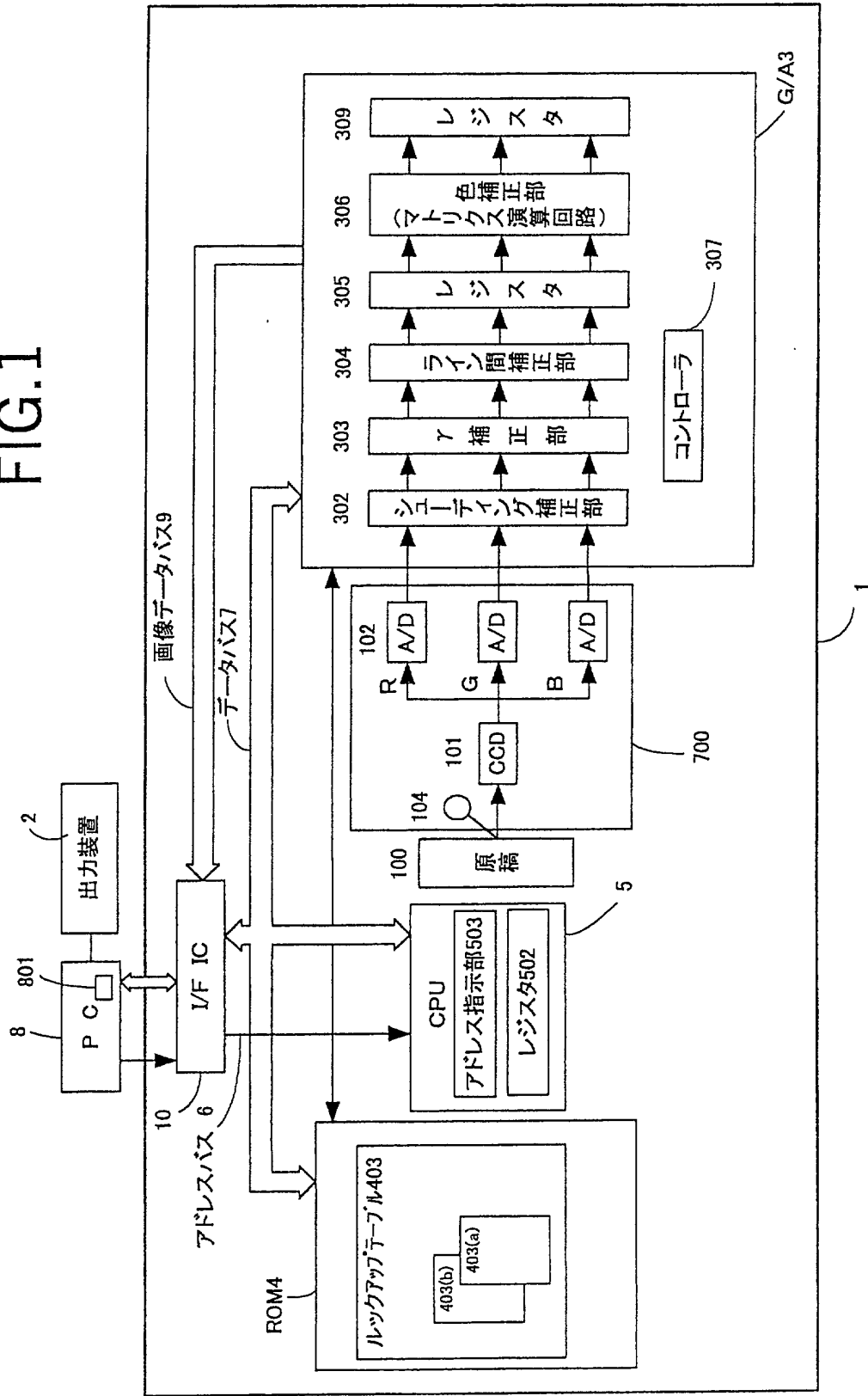


FIG. 2

ルックアップテーブル 403

カラー用ルックアップテーブル 403 (a)

マトリクス	メモリ内	アドレス
A1	R1	0H
		1H
		2H
	G1	3H
		4H
		5H
	B1	6H
		7H
		8H
A2	R1	AH
		BH
		CH
	G1	DH
		EH
		FH
	B1	10H
		.
		.
	.	.

モノトーン用ルックアップテーブル 403 (b)

マトリクス	メモリ内	アドレス
Y1	R1	0H
		1H
		2H
	G1	3H
		4H
		5H
	B1	6H
		7H
		8H
Y2	R2	.
	.	.
	.	.
	.	.

レジスタ 502

マトリクス	メモリ内		アドレス
$A1$ $\begin{pmatrix} K_{11} & K_{12} & K_{13} \\ K_{21} & K_{22} & K_{23} \\ K_{31} & K_{32} & K_{33} \end{pmatrix}$ $A1'$ $\begin{pmatrix} K_{11} & K_{12} & K_{13} \\ K_{31} & K_{32} & K_{33} \\ K_{21} & K_{22} & K_{23} \end{pmatrix}$	R1	K_{11} (K_{11})	0H
		K_{21} (K_{31})	1H
		K_{31} (K_{21})	2H
	G1	K_{12} (K_{12})	3H
		K_{22} (K_{32})	4H
		K_{32} (K_{22})	5H
	B1	K_{13} (K_{13})	6H
		K_{23} (K_{33})	7H
		K_{33} (K_{23})	8H

FIG. 4

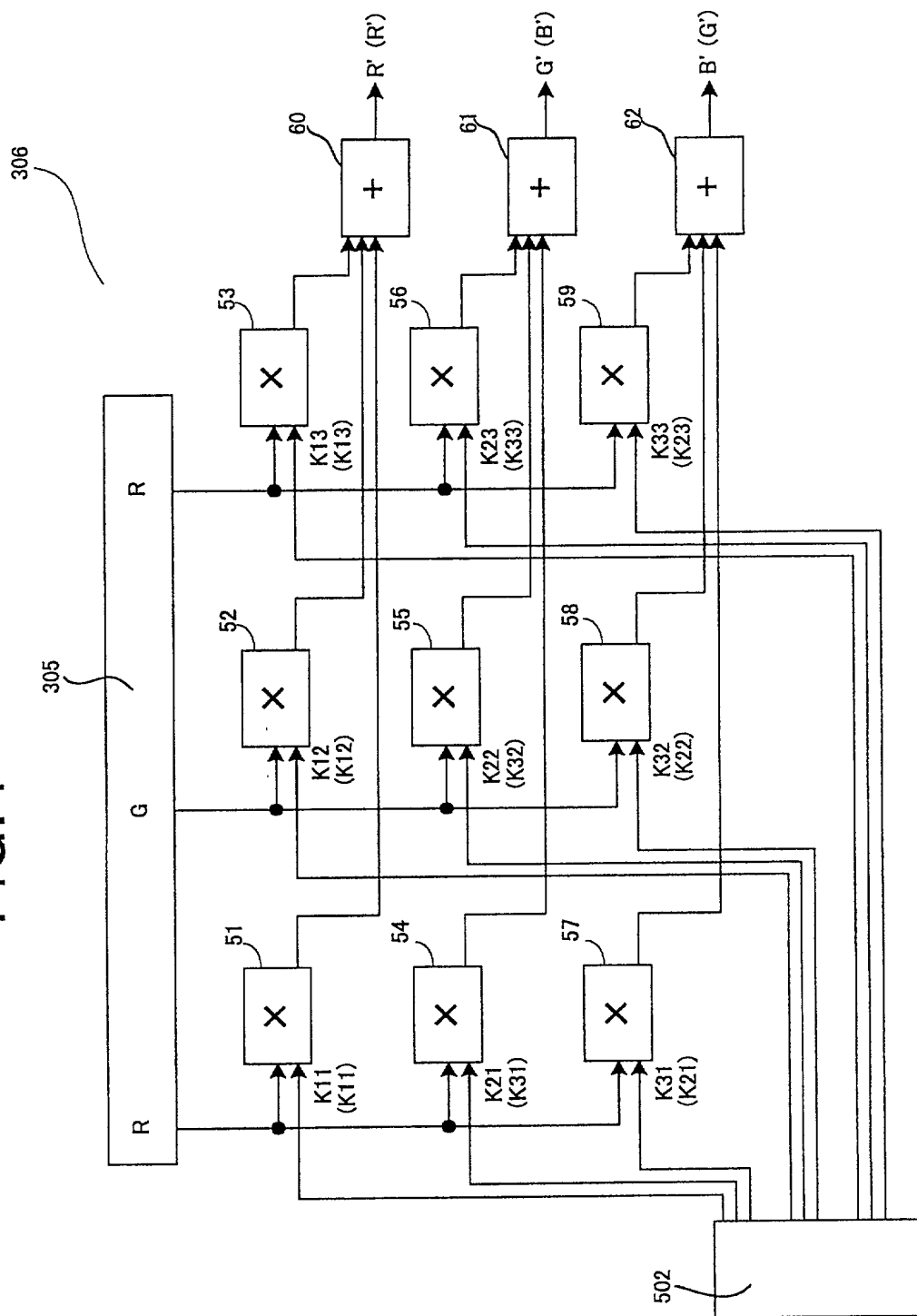


FIG.5

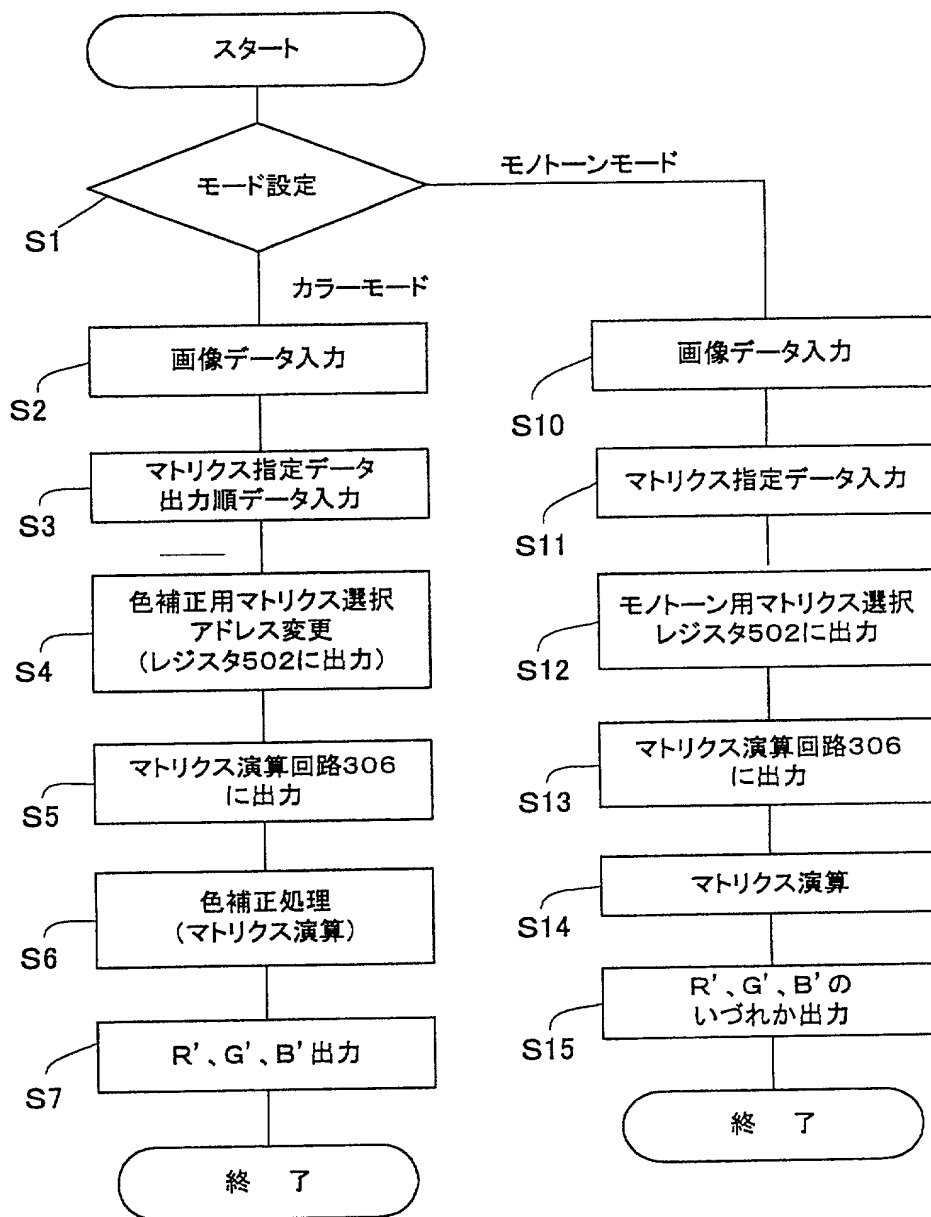


FIG. 6

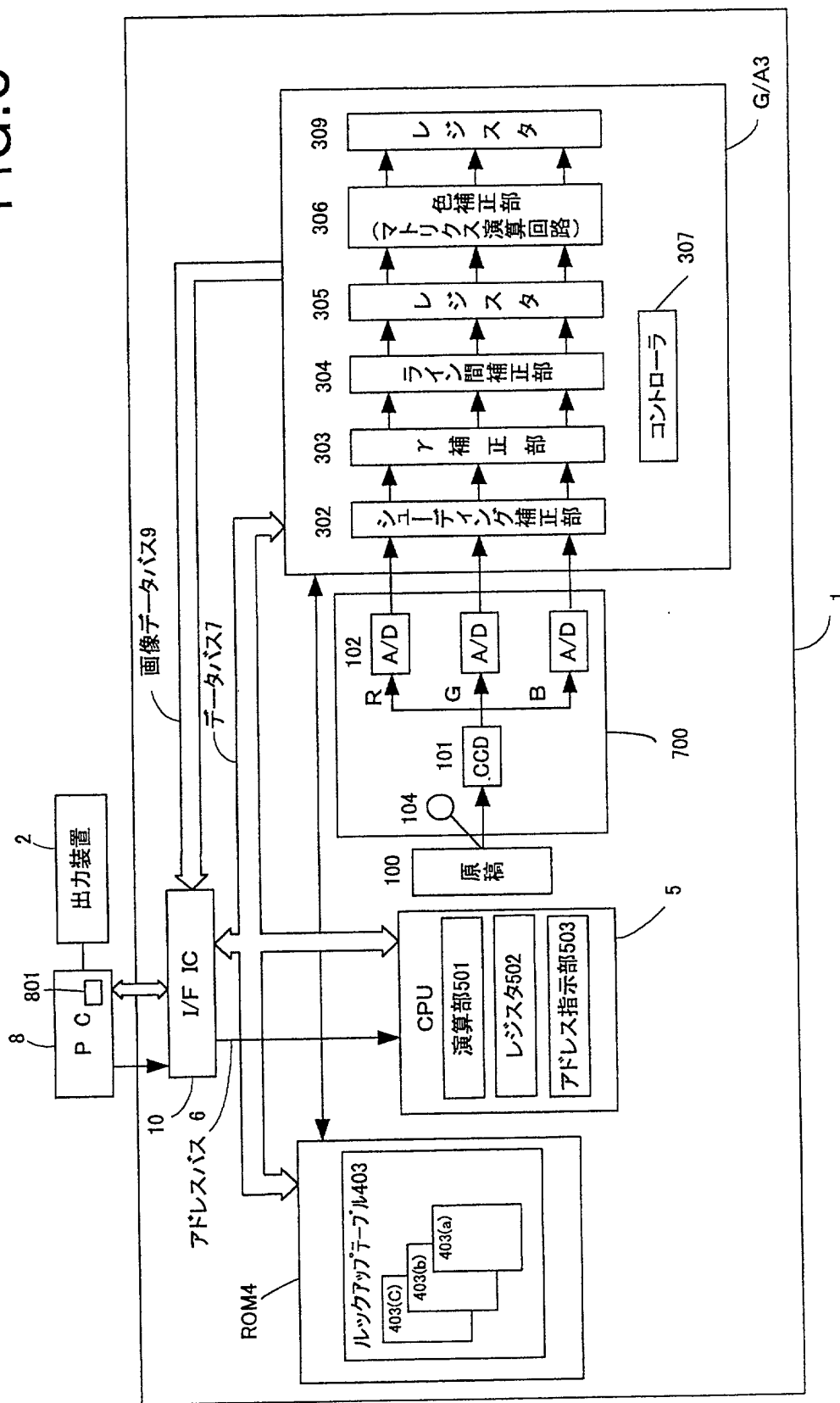


FIG. 7

色補正用ルックアップテーブル 403 (a)					出力順用ルックアップテーブル 403 (b)					モノトーン用ルックアップテーブル 403 (c)				
マトリクス	メモリ内		アドレス	マトリクス	メモリ内		アドレス	マトリクス	メモリ内		アドレス			
A1	R1	K ₁₁	0H	V1	R1	1	0H	Y1	R1	N ₁₁	0H			
		K ₂₁	1H			0	1H			N ₂₁	1H			
		K ₃₁	2H			0	2H			N ₃₁	2H			
	G1	K ₁₂	3H		G1	0	3H		G1	N ₁₂	3H			
		K ₂₂	4H			1	4H			N ₂₂	4H			
		K ₃₂	5H			0	5H			N ₃₂	5H			
	B1	K ₁₃	6H		B1	0	6H		B1	N ₁₃	6H			
		K ₂₃	7H			1	7H			N ₂₃	7H			
		K ₃₃	8H			0	8H			N ₃₃	8H			
A2	R2	.	.	V2	R2	1	AH	Y2	R2	.	.			
		.	.			0	BH			.	.			
				
				

FIG.8A

$$\begin{matrix} & V1 \\ \begin{pmatrix} R \\ G \\ B \end{pmatrix} & = \begin{pmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{pmatrix} \begin{pmatrix} R \\ G \\ B \end{pmatrix} \end{matrix}$$

FIG.8B

$$\begin{matrix} & V2 \\ \begin{pmatrix} R \\ B \\ G \end{pmatrix} & = \begin{pmatrix} 1 & 0 & 0 \\ 0 & 0 & 1 \\ 0 & 1 & 0 \end{pmatrix} \begin{pmatrix} R \\ G \\ B \end{pmatrix} \end{matrix}$$

FIG.8C

$$\begin{matrix} & V3 \\ \begin{pmatrix} G \\ R \\ B \end{pmatrix} & = \begin{pmatrix} 0 & 1 & 0 \\ 1 & 0 & 0 \\ 0 & 0 & 1 \end{pmatrix} \begin{pmatrix} R \\ G \\ B \end{pmatrix} \end{matrix}$$

FIG.8D

$$\begin{matrix} & V4 \\ \begin{pmatrix} G \\ B \\ R \end{pmatrix} & = \begin{pmatrix} 0 & 1 & 0 \\ 0 & 0 & 1 \\ 1 & 0 & 0 \end{pmatrix} \begin{pmatrix} R \\ G \\ B \end{pmatrix} \end{matrix}$$

[illegible]

V 5

[illegible]

V 6

FIG. 9

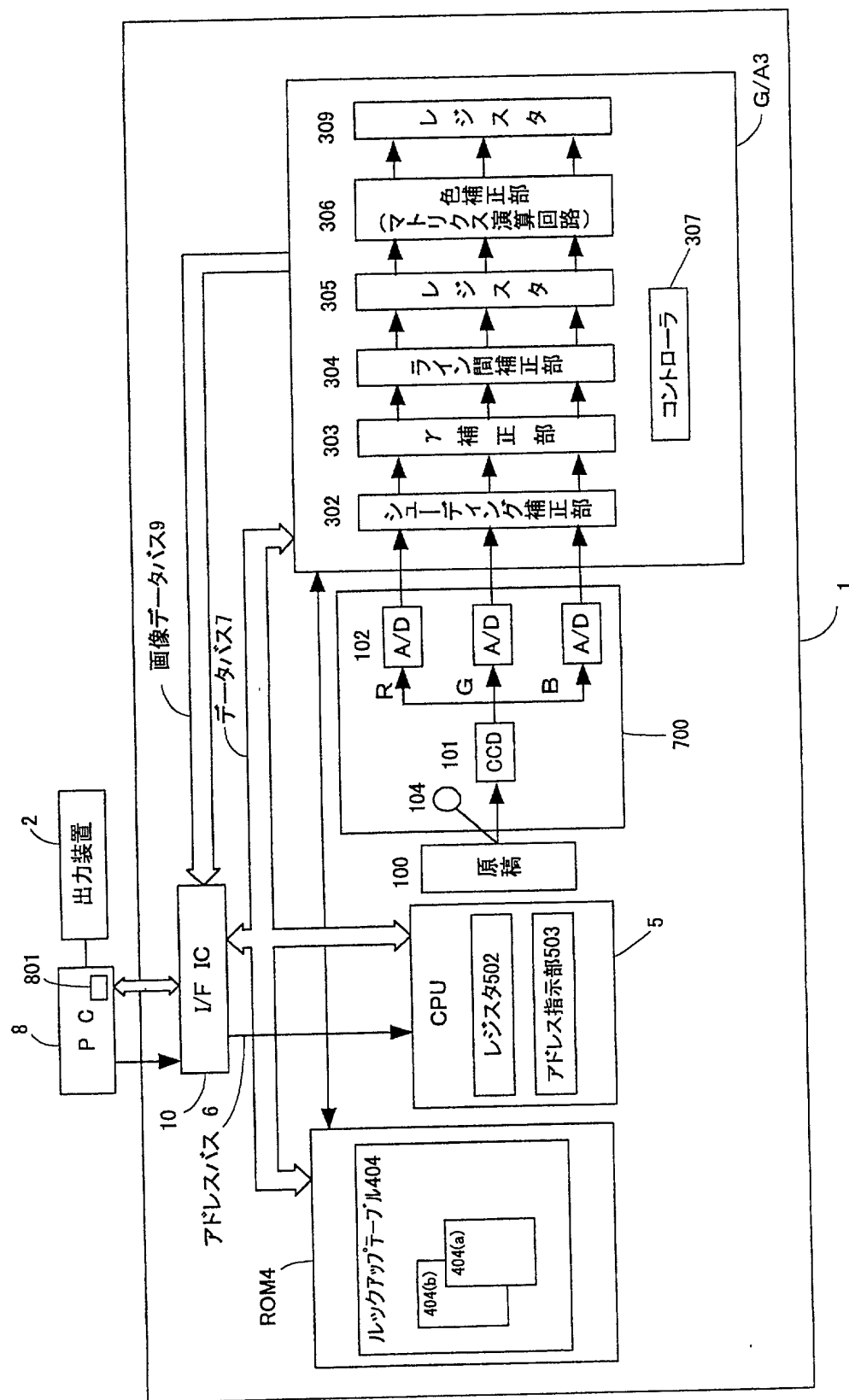


FIG.10

ルックアップテーブル404

統合マトリクスC用 (カラーモード)
ルックアップテーブル404 (a)

マトリクス	メモリ内	アドレス
C1	R1	K ₁₁ 0H
		K ₂₁ 1H
		K ₃₁ 2H
	G1	K ₁₂ 3H
		K ₂₂ 4H
		K ₃₂ 5H
	B1	K ₁₃ 6H
		K ₂₃ 7H
		K ₃₃ 8H
C2	R2	.
		.
		.
		.

統合マトリクスD用 (モノトーンモード)
ルックアップテーブル404 (b)

マトリクス	メモリ内	アドレス
D1	R1	M ₁₁ 0H
		M ₂₁ 1H
		M ₃₁ 2H
	G1	M ₁₂ 3H
		M ₂₂ 4H
		M ₃₂ 5H
	B1	M ₁₃ 6H
		M ₂₃ 7H
		M ₃₃ 8H
D2	R2	.
		.
		.
		.

PRIOR ART FIG.11

